This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

THIS PAGE BLANK (USPTO)

PCT

WELTORGANISATION FÜR GEISTIGES EIGENTUM Internationales Büro



INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 7:
G11C 11/16

A2
(43) Internationales
Veröffentlichungsdatum:
6. April 2000 (06.04.00)

(21) Internationales Aktenzeichen:

PCT/DE99/02983

(22) Internationales Anmeldedatum:

17. September 1999

(17.09.99)

(30) Prioritätsdaten:

198 45 068.0

30. September 1998 (30.09.98) DE

(71) Anmelder (für alle Bestimmungsstaaten ausser US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, D-80333 München (DE).

(72) Erfinder; und

- (75) Erfinder/Anmelder (nur für US): WEBER, Werner [DE/DE]; Franz-Marc-Strasse 6/3, D-80637 München (DE). THEWES, Roland [DE/DE]; Jägerheimstrasse 7, D-82194 Gröbenzell (DE).
- (74) Gemeinsamer Vertreter: SIEMENS AKTIENGE-SELLSCHAFT; Postfach 22 16 34, D-80506 München (DE).

(81) Bestimmungsstaaten: JP, KR, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Veröffentlicht

Ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts.

- (54) Title: MAGNETORESISTIVE MEMORY WITH LOW CURRENT DENSITY
- (54) Bezeichnung: MAGNETORESISTIVER SPEICHER MIT NIEDRIGER STROMDICHTE

(57) Abstract

The invention relates to a magnetoresistive memory whose current density is reduced into bit and/or word lines thus avoiding electromigration problems. The current density is reduced such that a compact field concentration is attained, for example, by the use of ferrite in the area around the actual storage cells.

(57) Zusammenfassung

Der Anmeldungsgegenstand betrifft einen magnetoresistiven Speicher, dessen Stromdichte in den Bit- und/oder Wortleitungen dadurch reduziert und somit Elektromigrationsprobleme vermieden werden, daß eine platzsparende Feldkonzentration beispielsweise durch Ferrit im Bereich um die eigentlichen Speicherzellen erreicht wird.

	LBZ	i	•	Α		
		Α				
В	LTO ₁	В	LTO ₂	В		
C	WML HML	С	WML HML	С		
<u> </u>	LTU ₁					
		E				

		LBZ	<u>'</u>		В
,)		Α		7
(LTO ₁		}
	С	WML HML	С	WML HML	С
	D	LTU ₁	D	LTU ₂	D
(E		

LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

AL	Albanien	ES	Spanien	LS	Lesotho	SI	Slowenien
AM	Armenien	FI	Finnland	LT	Litauen	SK	Slowakei
AT	Österreich	FR	Frankreich	LU	Luxemburg	SN	Senegal
AU	Australien	GA	Gabun	LV	Lettland	SZ	Swasiland
\mathbf{AZ}	Aserbaidschan	GB	Vereinigtes Königreich	MC	Monaco	TD	Tschad
BA	Bosnien-Herzegowina	GE	Georgien	MD	Republik Moldau	TG	Togo
BB	Barbados	GH	Ghana	MG	Madagaskar	TJ	Tadschikistan
BE	Belgien	GN	Guinea	MK	Die ehemalige jugoslawische	TM	Turkmenistan
BF	Burkina Faso	GR	Griechenland		Republik Mazedonien	TR	Türkei
BG	Bulgarien	HU	Ungam	ML	Mali	TT	Trinidad und Tobago
ВJ	Benin	IE	Irland	MN	Mongolei	UA	Ukraine
BR	Brasilien	IL	Israel	MR	Mauretanien	UG	Uganda
BY	Belarus	IS	Island	MW	Malawi	US	Vereinigte Staaten von
CA	Kanada	IT	Italien	MX	Mexiko		Amerika
CF	Zentralafrikanische Republik	JP	Japan	NE	Niger .	UZ	Usbekistan
CG	Kongo	KE	Kenia	NL	Niederlande	VN	Vietnam
CH	Schweiz	KG	Kirgisistan	NO	Norwegen	YU	Jugoslawien
CI	Côte d'Ivoire	KP	Demokratische Volksrepublik	NZ	Neuseeland	ZW	Zimbabwe
CM	Kamerun		Korea	PL	Polen		
CN	China	KR	Republik Korea	PT	Portugal		
CU	Kuba	ΚZ	Kasachstan	RO	Rumänien		
CZ	Tschechische Republik	LC	St. Lucia	RU	Russische Föderation		
DE	Deutschland	LI	Liechtenstein	SD	Sudan		
DK	Dänemark	LK	Sri Lanka	SE	Schweden		
EE	Estland	LR	Liberia	SG	Singapur		

1

Beschreibung

Magnetoresistiver Speicher mit niedriger Stromdichte.

Die Erfindung betrifft einen magnetoresistiven Schreib-/Lese-Speicher (MRAM), dessen Speichereffekt im magnetisch veränderbaren elektrischen Widerstand der Speicherzelle liegt.

Magnetoresistive Speicher weisen beispielsweise zwischen ei-10 ner Wort- und einer Bitleitung ein magnetoresistives Schichtensystem auf, das beispielsweise aus einer weichmagnetischen Schicht und einer hartmagnetischen Schicht besteht, die durch ein dünnes Tunneloxid getrennt sind. Der Widerstand zwischen der Bitleitung und der Wortleitung hängt nun davon ab, ob die 15 Magnetisierungsrichtungen in den Materialien parallel oder antiparallel liegen, wobei eine parallele Magnetisierungsrichtung zu einem niedrigeren Widerstandswert und eine antiparallele Magnetisierungsrichtung zu einem höheren Widerstandswert führt. In mehrfacher Hinsicht sind die, insbeson-20 dere für das Schreiben einer Zelle erforderlichen, relativ hohen Ströme bzw. Stromspitzen in den Wort- bzw. Bitleitungen von Nachteil, denn die daraus resultierenden Stromdichten führen zu Elektromigrationsproblemen, und einer relativ hohen Verlustleistung. Ferner werden aufgrund der relativ hohen 25 Ströme erhöhte Anforderungen an die Peripherieschaltungen gestellt. Da die Materialien für die Bit- und Wortleitungen beispielsweise prozeßkompatibel, gut strukturierbar und mit geringem spezifischen Widerstand behaftet sein müssen, können Elektromigrationsprobleme durch eine geeignete Wahl der Lei-30 tungsmaterialien nur sehr bedingt vermieden werden. Die Reduzierung der erforderlichen Ströme durch Verwendung dünnerer magnetischer Schichten stößt an technologische Grenzen und bedingt mit abnehmender Schichtdicke größere Zuverlässigkeitsprobleme. Darüber hinaus ist aus heutiger Sicht nicht 35 davon auszugehen, daß materialspezifische Optimierungen in absehbarer Zukunft einen signifikanten Beitrag zur Reduktion der erforderlichen Ströme leisten werden.

2

Aus der US-Patentschrift US 4 455 626 ist ein MRAM bekannt, dessen magnetoresistive Schicht sich in einer Lücke einer dickeren Feldkonzentratorschicht befindet. Eine Speicherschicht und die Feldkonzentratorschicht stellen dabei einen magnetischen Pfad zur magnetoresistiven Schicht dar.

Die der Erfindung zugrundeliegende Aufgabe besteht nun darin, einen magnetoresistiven Schreib-/Lese-Speicher anzugeben, bei dem, bei möglichst geringer Chipfläche, die Stromdichte in den Bit- bzw. Wortleitungen möglichst gering ist.

Diese Aufgabe wird durch die Merkmale des Patentanspruchs 1, 9, 10 oder 11 gelöst. Die weiteren Ansprüche betreffen vorteilhafte Ausgestaltungen der Erfindung.

Nachfolgend werden Ausführungsbeispiele der Erfindung anhand der Zeichnung näher erläutert. Dabei zeigen

20 Figur 1A und 1B zwei zueinander orthogonale Schnitte durch ein erstes Ausführungsbeispiel einer magnetoresistiven Speicherzelle und

Figur 2B und 2B zwei zueinander orthogonale Schnitte durch
25 ein zweites Ausführungsbeispiel einer erfindungsgemäßen magnetoresistiven Speicherzelle.

Die Erfindung besteht im wesentlichen darin, daß aufgrund einer verbesserten Einkopplung eines durch die Bitleitungen und/oder die Wortleitungen erzeugten Magnetfeldes in die magnetoresistive Speicherzelle eine geringere Stromdichte in diesen Leitungen erforderlich ist. Durch die Erfindung wird dies auf eine besonders platzsparende und effiziente Weise ermöglicht.

In Figur 1A wird eine Schnittdarstellung im Bereich zweier magnetoresistiver Zellen gezeigt. Derartige magnetoresistive

30

35

15

3

Speicherzellen bestehen beispielsweise aus einer weichmagnetischen Schicht, die durch ein Tunneloxid von einer hartmagnetischen Schicht getrennt ist, wobei die Tunnelwahrscheinlich und damit der elektrische Widerstand zwischen den beiden Schichten von der Magnetisierungsrichtung der beiden Schichten abhängt. Die magnetoresistiven Speicherzellen sind jeweils durch die weichmagnetische Schicht WML und die hartmagnetische Schicht HML angedeutet und befinden sich an Kreuzungspunkten zwischen Bitleitungen und Wortleitungen. Lateral zwischen den Zellen mit den Schichten WML und HML befinden 10 sich Bereiche C, die aus einem elektrisch isolierenden Material mit hoher Permeabilitätszahl bestehen. Darüber hinaus befindet sich lateral zwischen mindestens zwei Leitungen LTO1 und LTO_2 , beispielsweise Bitleitungen, ebenfalls ein Bereich B aus elektrisch isolierendem Material mit hoher Permeabili-15 tätszahl. Der Schnitt von Figur 1B ist orthogonal zum Schnitt von Figur 1A und zeigt darüber hinaus Bereiche D lateral zwischen mindestens zwei Leitungen \mathtt{LTU}_1 und \mathtt{LTU}_2 , beispielsweise Wortleitungen, aus einem elektrisch isolierenden Material mit hoher Permeabilitätszahl. Darüber hinaus ist in Figur 1A und 20 1B eine durchgehende Schicht A aus einem elektrisch isolierenden Material mit hoher Permeabilitätszahl vorhanden, die direkt an die Bitleitungen LTO1 und LTO2 angrenzt, und eine weitere durchgehende Schicht E aus einem elektrisch isolierenden Material mit hoher Permeabilitätszahl vorhanden, die 25 an die Wortleitungen LTU $_1$ und LTU $_2$ angrenzt. Auf diese Weise wird gleichzeitig in sehr platzsparender Weise die Isolation der einzelnen Speicherzellen und gleichzeitig eine Feldkonzentration zur Erniedrigung der erforderlichen Stromdichte 30 bewirkt.

Die Schichten A und E und die Bereiche B, C und D können aus unterschiedlichen oder aber auch gleichen elektrisch isolierenden Materialien mit hoher Permeabilitätszahl bestehen. Als 35 Material für diese Schicht A und E und die Bereiche B, C und D eignen sich beispielsweise Ferrite.

4

Eine weitere Alternative ist in zwei zueinander orthogonalen Schnitten in Figur 2A und 2B dargestellt, wobei zwischen zwei Schichten F und H aus einem elektrisch leitenden oder schlecht isolierenden Material mit hoher Permeabilität zwei magnetoresistive Speicherzellen dargestellt sind. Der wesentliche Unterschied zur ersten Alternativ ist jedoch, daß die Schichten F und H weder die Bitleitungen noch die Wortleitungen berühren, sondern durch ein elektrisch isolierendes Material mit relativ geringer Permeabilitätskonstante davon ge-10 trennt sind. Dies ermöglicht beispielsweise die Verwendung von elektrisch leitenden oder schlecht isolierenden Materialien mit hoher Permeabilitätszahl, da durch das elektrisch isolierende Material die Bit- und Wortleitungen und auch die Speicherzellen selbst nicht kurzgeschlossen bzw. überbrückt 15 werden.

Die Schichten F und H können aus unterschiedlichen oder aber aus gleichen elektrisch leitenden aber auch aus elektrisch nicht leitenden Materialien mit hoher Permeabilitätszahl bestehen. Elektrisch leitende Schichten mit hoher Permeabilitätszahl sind üblicherweise Legierungen aus Eisen, Nickel und/oder Kobalt. Die Schicht G kann den gesamten Raum zwischen den Schichten F und H und den Speicherzellen samt Wortund Bitleitungen ausfüllen. Das Material der Schicht G ist ein elektrischer Isolator mit geringer Permabilitätszahl und besteht beispielsweise aus Siliziumdioxid oder Siliziumnitrid.

In weiteren Ausführungsformen können auch nur die Bereiche B 30 und/oder C und/oder D aus einem elektrisch isolierenden Material mit hoher Permeabilitätszahl, z.B. aus Ferrit bestehen.

5

Patentansprüche

- 1. Magnetoresistiver Speicher,
 bei dem sich Speicherzellen (WML, HML) samt Bit- und Wortleitungen (LTO1, LTO2; LTU1, LTU2) im lateralen Bereich (LBZ)
 dieser Speicherzellen zwischen zwei Schichten (A, E; F, H)
 befinden, deren Material eine hohe Permeabilitätszahl aufweist.
- 2. Magnetoresistiver Speicher nach Anspruch 1, bei dem die zwei Schichten (A, E) elektrisch isolierend sind und eine der beiden Schichten die Wortleitung und die andere der beiden Schichten die Bitleitung berühren.
- 3. Magnetoresistiver Speicher nach Anspruch 2, bei dem zusätzlich lateral zwischen den Bitleitungen ein Bereich (B) aus elektrisch isolierendem Material mit großer -Permeabilitätszahl vorhanden ist.
- 4. Magnetoresistiver Speicher nach Anspruch 2 oder 3, bei dem zusätzlich lateral zwischen den Speicherzellen ein Bereich (C) aus elektrisch isolierendem Material mit großer Permeabilitätszahl vorhanden ist.
- 5. Magnetoresistiver Speicher nach Anspruch 2 bis 4, bei dem zusätzlich lateral zwischen den Wortleitungen (LTU₁, LTU2) ein Bereich (D) aus elektrisch isolierendem Material mit großer Permeabilitätszahl vorhanden ist.
- 6. Magnetoresistiver Speicher nach einem der vorhergehenden Ansprüche, bei dem mindestens eine der zwei Schichten (A, E, F, H) und/oder der Bereiche (B, C, D) aus Ferrit besteht.
- 7. Magnetoresistiver Speicher nach Anspruch 1, bei dem zwischen den Speicherzellen samt Bit- und Wortleitungen im Bereich dieser Speicherzellen und mindestens einer der

6

zwei Schichten (F;H) eine Schicht (G) aus einem elektrisch isolierenden Material mit geringer Permeabilitätszahl vorhanden ist.

8. Magnetoresistiver Speicher nach Anspruch 1, bei dem der Raum zwischen den zwei Schichten (F, H und den Speicherzellen samt Bit- und Wortleitungen im Bereich dieser Speicherzellen durch ein elektrisch isolierendes Material (G) mit geringer Permeabilitätszahl ausgefüllt ist.

10

9. Magnetoresistiver Speicher, bei dem lateral zwischen den Bitleitungen ein Bereich (B) aus elektrisch isolierendem Material mit großer Permeabilitätszahl vorhanden ist.

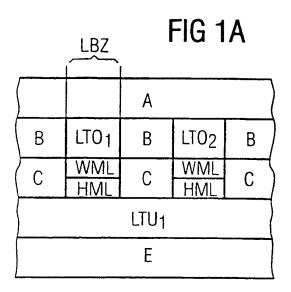
15

10. Magnetoresistiver Speicher, bei dem lateral zwischen den Speicherzellen ein Bereich (C) aus elektrisch isolierendem Material mit großer Permeabilitätszahl vorhanden ist.

20

11. Magnetoresistiver Speicher, bei dem lateral zwischen den Wortleitungen (LTU $_1$, LTU $_2$) ein Bereich (D) aus elektrisch isolierendem Material mit großer Permeabilitätszahl vorhanden ist.

25



		LBZ	FIG 1B			
\ \ \	\		Α		(7
			LTO ₁			$\left. \right\rangle$
	С	WML HML	С	WML HML	С	
	D	LTU ₁	D	LTU ₂	D	1
\langle			Ε			<u> </u>

2/2

FIG 2A

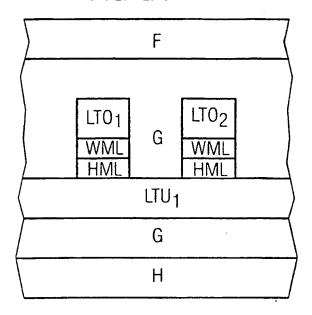
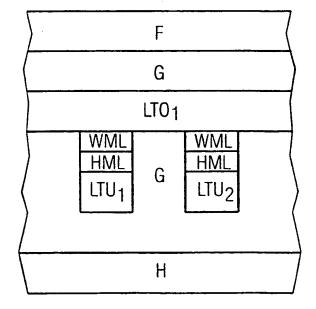


FIG 2B





PCT WELTORGANISATION FÜR GEISTIGES EIGENTUM Internationales Büro INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 7: (11) Internationale Veröffentlichungsnummer: WO 00/19440 G11C 11/16 **A3** (43) Internationales Veröffentlichungsdatum: 6. April 2000 (06.04.00)

(21) Internationales Aktenzeichen:

PCT/DE99/02983

(22) Internationales Anmeldedatum:

17. September 1999

(17.09.99)

(30) Prioritätsdaten:

198 45 068.0

30. September 1998 (30.09.98)

(71) Anmelder (für alle Bestimmungsstaaten ausser US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, D-80333 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): WEBER, Werner [DE/DE]; Franz-Marc-Strasse 6/3, D-80637 München (DE). THEWES, Roland [DE/DE]; Jägerheimstrasse 7, D-82194 Gröbenzell (DE).

(74) Gemeinsamer Vertreter: SIEMENS AKTIENGE-SELLSCHAFT; Postfach 22 16 34, D-80506 München (DE).

(81) Bestimmungsstaaten: JP, KR, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Veröffentlicht

Mit internationalem Recherchenbericht.

(88) Veröffentlichungsdatum des internationalen Recherchenbe-25. Mai 2000 (25.05.00) richts:

(54) Title: MAGNETORESISTIVE MEMORY WITH LOW CURRENT DENSITY

(54) Bezeichnung: MAGNETORESISTIVER SPEICHER MIT NIEDRIGER STROMDICHTE

(57) Abstract

The invention relates to a magnetoresistive memory whose current density is reduced into bit and/or word lines thus avoiding electromigration problems. The current density is reduced such that a compact field concentration is attained, for example, by the use of ferrite in the area around the actual storage cells.

(57) Zusammenfassung

Der Anmeldungsgegenstand betrifft einen magnetoresistiven Speicher, dessen Stromdichte in den Bit- und/oder Wortleitungen dadurch reduziert und somit Elektromigrationsprobleme vermieden werden, daß eine platzsparende Feldkonzentration beispielsweise durch Ferrit im Bereich um die eigentlichen Speicherzellen erreicht wird.

	LBZ	ĺ		Α	
		Α			
В	LTO ₁	В	LTO ₂	В	
C	WML HML	С	WML HML	С	
	LTU ₁				
		E			

		LBZ B			B .
1)		Α		7
{			LTO ₁		}
	С	WML HML	С	WML HML	С
	D	LTU1	D	LTU ₂	D (
\langle			Е		

LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

	Albanien	ES	Spanien	LS	Lesotho	SI	Slowenien
AM	Armenien	FI	Finnland	LT	Litauen	SK	Slowakei
AT	Österreich	FR	Frankreich	LU	Luxemburg	SN	Senegal
AU	Australien	GA	Gabun	LV	Lettland	SZ	Swasiland
ΑZ	Aserbaidschan	GB	Vereinigtes Königreich	MC	Monaco	TD	Tschad
BA	Bosnien-Herzegowina	GE	Georgien	MD	Republik Moldau	TG	Togo
BB	Barbados	GH	Ghana	MG	Madagaskar	ΤĴ	Tadschikistan
BE	Belgien	GN	Guinea	MK	Die ehemalige jugoslawische	TM	Turkmenistan
BF	Burkina Faso	GR	Griechenland		Republik Mazedonien	TR	Türkei
BG	Bulgarien	HU	Ungam	ML	Mali	TT	Trinidad und Tobago
ВJ	Benin	IE	Irland	MN	Mongolei	UA	Ukraine
BR	Brasilien	IL	Israel	MR	Mauretanien	UG	Uganda
BY	Belarus ·	IS	Island	MW	Malawi	US	Vereinigte Staaten von
CA	Kanada	IT	Italien	MX	Mexiko		Amerika
CF	Zentralafrikanische Republik	JР	Japan	NE	Niger	UZ	Usbekistan
CG	Kongo	KE	Kenia	NL	Niederlande	VN	Vietnam
CH	Schweiz	KG	Kirgisistan	NO	Norwegen	YU	Jugoslawien
CI	Côte d'Ivoire	KP	Demokratische Volksrepublik	NZ	Neusceland	zw	Zimbabwe
CM	Kamerun		Korea	PL	Polen		2
CN	China	KR	Republik Korea	PT	Portugal		
CU	Kuba	ΚZ	Kasachstan	RO	Rumänien		
CZ	Tschechische Republik	LC	St. Lucia	RU	Russische Föderation		
DE	Deutschland	LI	Liechtenstein	SD	Sudan		
DK	Dänemark	LK	Sri Lanka	SE	Schweden		
EE	Estland	LR	Liberia	SG	Singapur		

INTERNATIONAL SEARCH REPORT



PCT/DE 99/02983

I PC 7	IFICATION OF SUBJECT MATTER G11C11/16		
1.0,	G11011/10		
According to	o International Patent Classification (IPC) or to both national cla	assification and IPC	
B. FIELDS	SEARCHED		
Minimum do IPC 7	ocumentation searched (classification system followed by class ${\sf G11C}$	iffication symbols)	
	tion searched other than minimum documentation to the extent ata base consulted during the international search (name of da		
		and Cook and, where practical, section terms used	a)
	ENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of t	he relevant passages.	Relevant to claim No.
P,A	US 5 920 500 A (CHEN EUGENE E 6 July 1999 (1999-07-06) the whole document	T AL)	1
Α	& DE 197 26 852 A		
P,A	EP 0 875 901 A (CANON KK) 4 November 1998 (1998-11-04) figures 15-18,27-29,41		1
P,A A	US 5 902 690 A (CHEN EUGENE E 11 May 1999 (1999-05-11) the whole document & DE 198 07 361 A	T AL)	1
A	EP 0 776 011 A (MOTOROLA INC) 28 May 1997 (1997-05-28) the whole document		1
		-/	
	er documents are listed in the continuation of box C.	Patent family members are listed	in annex.
"A" documer conside "E" earlier do filing da "L" documen which is citation "O" documer other m	it which may throw doubts on priority claim(s) or a cited to establish the publication date of another or other special reason (as specified) it referring to an oral disclosure, use, exhibition or	"T" later document published after the linter or priority date and not in conflict with cited to understand the principle or the invention. "X" document of particular relevance; the coannot be considered novel or cannot involve an inventive step when the document of particular relevance; the coannot be considered to involve an inventive step when the document of particular relevance; the coannot be considered to involve an invited and combined with one or moments, such combination being obvious in the art. "&" document member of the same patent in the art.	the application but sorry underlying the stallmed invention be considered to comment is taken alone stallmed invention rentive step when the re other such docu-us to a person sidilled
Date of the a	ctual completion of the international search	Date of mailing of the international see	
16	March 2000	24/03/2000	
Name and ma	aling address of the ISA European Patent Office, P.B. 5818 Patentiaan 2 NL - 2280 HV Rijewijk Tel. (+51-70) 340-2040, Tx. 31 651 epo ni,	Authorized officer	
PCT/ISA/21	Fax: (+31-70) 340-3016 0 (second sheet) (July 1992)	Degraeve, L	

INTERNATIONAL SEARCH REPORT

Inte onal Application No PCT/DE 99/02983

C.(Continu	Mion) DOCUMENTS CONSIDERED TO BE RELEVANT	PCT/DE 9	J/ 02303
	Citation of document, with indication, where appropriate, of the relevant passages		Relevant to claim No.
			THOUSE TO CASE IT INC.
A	US 4 455 626 A (LUTES OLIN S) 19 June 1984 (1984-06-19) figure 6A		1
			·
	0 (continuation of second cheen (high 1992)	٠.	,

INTERNATIONALER RECHERCHENBERICHT



		PC	T/DE 99/02983
IPK 7	FIZIERUNG DES ANMELDUNGSGEGENSTANDES G11C11/16		
1 .	ternstionalen Patentkiassifikation (IPK) oder nach der nationalen Kl RCHIERTE GEBIETE	assifikation und der iPK	
Recherchie	rter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymt	ode)	
IPK /	G11C	·	
	rte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, s		
Während de	er Internationalen Recherche konsuttierte elektronische Datenbank (Name der Datenbank und evt	, verwendete Suchbegriffe)
C. ALS WE	SENTLICH ANGESEHENE UNTERLAGEN		
Kategorie®	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angel	oe der in Betracht kommenden	Telle Betr. Anspruch Nr.
P,A	US 5 920 500 A (CHEN EUGENE ET 6. Juli 1999 (1999-07-06) das ganze Dokument	AL)	1
A	& DE 197 26 852 A		·
P,A	EP 0 875 901 A (CANON KK) 4. November 1998 (1998-11-04) Abbildungen 15-18,27-29,41		1
P,A	US 5 902 690 A (CHEN EUGENE ET / 11. Mai 1999 (1999-05-11) das ganze Dokument	AL)	1
A	& DE 198 07 361 A		
A	EP 0 776 011 A (MOTOROLA INC) 28. Mai 1997 (1997-05-28) das ganze Dokument		1
	-	-/	
X Welte	ere Veröffentlichungen sind der Fortsetzung von Feld C zu ihmen	X Siehe Anhang Paten	tam le
"A" Veröffen	Kategorien von angegebenen Veröffentlichungen : tilchung, die den allgemeinen Stand der Technik definiert, cht als besonders bedeutsam anzusehen ist	oger gem Phomassgatum	de nach dem internationalen Ammeldedatum veröffentlicht worden lat und mit der t, sondem nur zum Verständnis des der
"E" älteres D	lokument, das jedoch erst am oder nach dem internationalen ledatum veröffenticht worden ist	Enfindung zugrundelleger Theorie angegeben ist	den Prinzips oder der ihr zugrundeilegenden
"L" Veröffent scheine anderer soll ode	flichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft er- n zu lassen, oder durch die das Veröffentlichungsdatum einer n im Recherchenbericht genannten Veröffentlichung belegt werden if die aus einem anderen besonderen Grund angegeben ist (wie	erfinderlacher Tätigkeit be "Y" Veröffentlichung von beso	nderer Bedeutung; die beanspruchte Erfindung er Veröffentlichung nicht als neu oder auf nuhend betrachtet werden nderer Bedeutung; die beanspruchte Erfindung
*O" Veröffen eine Be *P" Veröffen	nrny Hitchung, die sich auf eine mündliche Offenbarung, nutzung, eine Aussteilung oder andere Maßnahmen bezieht tilchung, die vor dem internationalen Anmeldedatum, aber nach anspruchten Prioritätsdatum veröffentlicht worden ist	werden, wenn die Veröffe Veröffentlichungen diese diese Verbindung für eine	facher Tätigkeit beruhend betrachtet ntlichung mit einer oder mehreren anderen Kategode in Verbindung gebracht wird und n Fachmann nahellegend lat ed derselben Patentfamilie lat
Datum des A	bschlusses der Internationalen Recherche	Absendedatum des Intern	ationalen Recherchenberichts
	. März 2000	24/03/2000	,
Name und Po	ostanechift der Internationalen Recherchenbehörde Europäleches Patentamt, P.B. 5818 Patentiaan 2 NL – 2280 HV Rijswijk	Bevolimächtigter Bediens	teter
	Tel. (+31-70) 340-2040, Tx. 31 651 epo ni, Fax: (+31-70) 340-3018	Degraeve, I	•

Formblett PCT/ISA/210 (Blatt 2) (Juli 1992)

INTERNATIONAL SEARCH REPORT

Information on patent family members

Internation No PCT/DE 99/02983

Patent document cited in search repor	t	Publication date	Patent family member(s)	Publication date
US 5920500	A	06-07-1999	DE 19726852 A JP 10116490 A	26-02-1998 06-05-1998
EP 0875901	A	04-11-1998	JP 10302456 A JP 10302457 A JP 11003584 A JP 11003585 A	13-11-1998 13-11-1998 06-01-1999 06-01-1999
US 5902690	A	11-05-1999	DE 19807361 A	27-08-1998
EP 0776011	Α	28-05-1997	US 5659499 A JP 9204770 A	19-08-1997 05-08-1997
US 4455626	A	19-06-1984	NONE	





PCT/DE 99/02983

	ng) ALS WESENTLICH ANGESEHENE UNTERLAGEN		
(ategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht komm	nenden Telle	Betr. Anspruch Nr.
	US 4 455 626 A (LUTES OLIN S) 19. Juni 1984 (1984-06-19) Abbildung 6A		1

BNSDOCID: <WO___0019440A3_I_>

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur seiben Patentfamille gehören

Inter males Aktenzeichen PCT/DE 99/02983

Im Recherchenbericht Ingeführtes Patentdokument		Datum der Veröffentlichung		itglied(er) der Patentfamilie	Datum der Veröffentlichung
US 5920500	A	06-07-1999	DE JP	19726852 A 10116490 A	26-02-1998 06-05-1998
EP 0875901	A	04-11-1998	JP JP JP JP	10302456 A 10302457 A 11003584 A 11003585 A	13-11-1998 13-11-1998 06-01-1999 06-01-1999
US 5902690	A	11-05-1999	DE	19807361 A	27-08-1998
EP 0776011	Α	28-05-1997	US JP	5659499 A 9204770 A	19-08-1997 05-08-1997
US 4455626	A	19-06-1984	KEINE		